

<b>1.</b>	<b>Registri, brojila i slijedni sklopovi</b>	<b>1</b>
1.1.	Registri	1
1.2.	Brojila	2
1.3.	Slijedni sklopovi	3
VJEŽBA 1	Registri	5
VJEŽBA 2	Brojila 1	9
VJEŽBA 3	Brojila 2	13
<b>2.</b>	<b>Složeni kombinacijski sklopovi</b>	<b>17</b>
2.1.	Sklopovi za izvođenje aritmetičkih operacija	17
2.2.	Aritmetičko-logička jedinica	26
2.3.	Digitalni komparator	27
2.4.	Sklopovi za kodiranje i dekodiranje	27
2.5.	Sklopovi za selektiranje i demultipleksiranje	28
2.6.	Prijenos digitalnih signala	29
VJEŽBA 4	HA, FA i ALU	31
VJEŽBA 5	Koder i dekoder	35
VJEŽBA 6	MUX i DEMUX	39
VJEŽBA 7	Digitalni komparator i paritetni sklop	43
<b>3.</b>	<b>Memorije</b>	<b>47</b>
3.1.	Vrste i karakteristične veličine memorija	47
3.2.	Ispisne memorije	49
3.3.	Programirljive logičke komponente	50
3.4.	Memorije s izravnim pristupom	51
3.5.	Proširenje kapaciteta memorije	52
VJEŽBA 8	ROM	53
VJEŽBA 9	PLD	57
VJEŽBA 10	RAM	61
<b>4.</b>	<b>Primjena programskog jezika</b>	<b>65</b>
4.1.	Projektiranje digitalnih sklopova i sustava	53
4.2.	VHDL	66

4.3. Pojava hazarda	68
VJEŽBA 11 VHDL 1	69
VJEŽBA 12 VHDL 2	71
VJEŽBA 13 VHDL 3	75
VJEŽBA 14 VHDL 4	81
<b>5.</b> AD i DA pretvorba	87
5.1. Namjena i osnovne osobine AD i DA pretvornika	87
5.2. DA pretvornici	88
5.3. AD pretvornici	89
VJEŽBA 15 DA pretvornici s otpornom mrežom	91
VJEŽBA 16 Integrirani DA i AD pretvornici i S&H sklop	93